Sugerencia de evaluación

Prácticas = 7. Se realizan de 8 a 11 prácticas por semestre.

Examen = 3. Se realizan de 1 a 3 por semestre según lo requiera el grupo.

1. Se trabaja en EQUIPOS: Individual, en parejas o de 3 alumnos máximo.
2. Cada equipo creará una carpeta en algún medio remoto y me la compartirá ASIGNANDO PERMISOS DE LECTURA Y ESCRITURA para anotar observaciones y calificaciones según sea el caso.
3. Deberás subir a la carpeta anterior POR CADA PRÁCTICA, un informe en formato abierto de lo que se hizo. Puede ser un documento o el video de funcionamiento de tu práctica. Incluye datos de los alumnos, objetivos, diagramas electrónicos, diagramas de flujo, y fotos del circuito como evidencia.
4. La evaluación de prácticas y examen es de forma oral. Si algún alumno no contesta lo que se le pregunta, implica la disminución de su calificación individual; es decir que no afecta la calificación de los demás integrantes del equipo.

Herramienta para el curso de MICROCONTROLADORES Y SISTEMAS EN CHIP:

Microcontrolador: POR DEFINIR

Programador: POR DEFINIR

IDE: POR DEFINIR

Lenguaje de programación que se estudiarán en el curso: POR DEFINIR.

Herramienta para el curso de DISEÑO DIGITAL

GAL 22V10 o el FPGA de su preferencia

Lenguaje de descripción de Hardware válidos: VHDL y verilog

IDE: GALAXY, Eda Playground <https://www.edaplayground.com/loginpage>

Herramienta para el curso de ARQUITECTURA DE COMPUTADORAS

IDE: MPLABX, ARDUINO

LENGUAJES: Ensamblador de 16 bits y C.

Simulador: Proteus, Wokwi